工具：

1.Google PPT 图片 block diagram 18b20 电路原理图schematic diagram

2.维基百科

3.与非网 （找器件） 分销商 京东店 DDK

板子的功能 图 精度是多少 项目背景+成品

ADC分辨率 转换率 SFDR信噪比

通信协议3个

4/16下午

ADC DAC比较器。 运放 有源滤波器

幅度分辨率 高度的量化程度 1K1024

横轴几个点 转化率

DAC后都有低通滤波 得到包络状

FPGA 逻辑单元 blockRAM可以配置 晶体 厚度决定频率 2个 晶振4 锁相环 电压 得到高频信号

4/18

1. RISC（精简指令集） ARM是其中一种
2. 先进先出存储器（FIFO）
3. db与倍数关系
4. Analog 公司

PWM 用计数器来产生 占空比 精度

框图 器件 接口 指标

4/19

1. 周一之前 器件 电源
2. 测电流 ：万用表/ 串一个电阻 测电阻上的压降
3. 封装管脚兼容 比较保险 管脚定义一样
4. SPI 1片选 3共享 两个设备 增加一根线就够了 速度快
5. I2C 慢 挂多个设备 两根线就够 与外设通过地址来通
6. 各种的区别 联系
7. ADC DAC 加上并行总线 8位并行的ADC/DAC 单通道就可以， 可以测试 在显示屏上显示 常用的 电赛用过的
8. 控制性号线
9. 小屏显示一些小的波形 就行
10. 可以做到正反两面
11. 尺寸 自己量